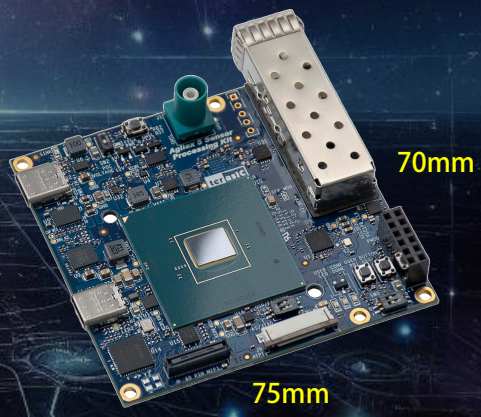
Altera Innovators Day San Joseで Terasicが お披露目。Holoscan Sensor Bridge Board 第2弾 Agilex 5 Sensor Processing Kit A5SP 型番 P0847

terasIC
www.terasic.com

Agilex 5 Sensor Processing Kit

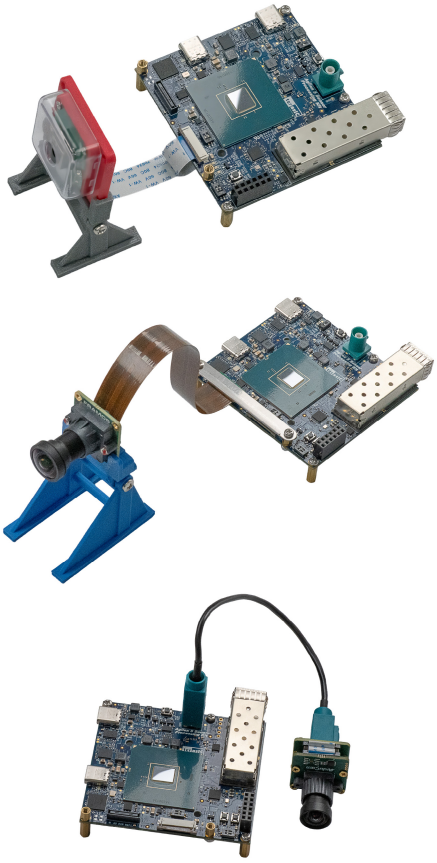
No external buffers and Super low latency.
It's the Holoscan Sensor Bridge board.

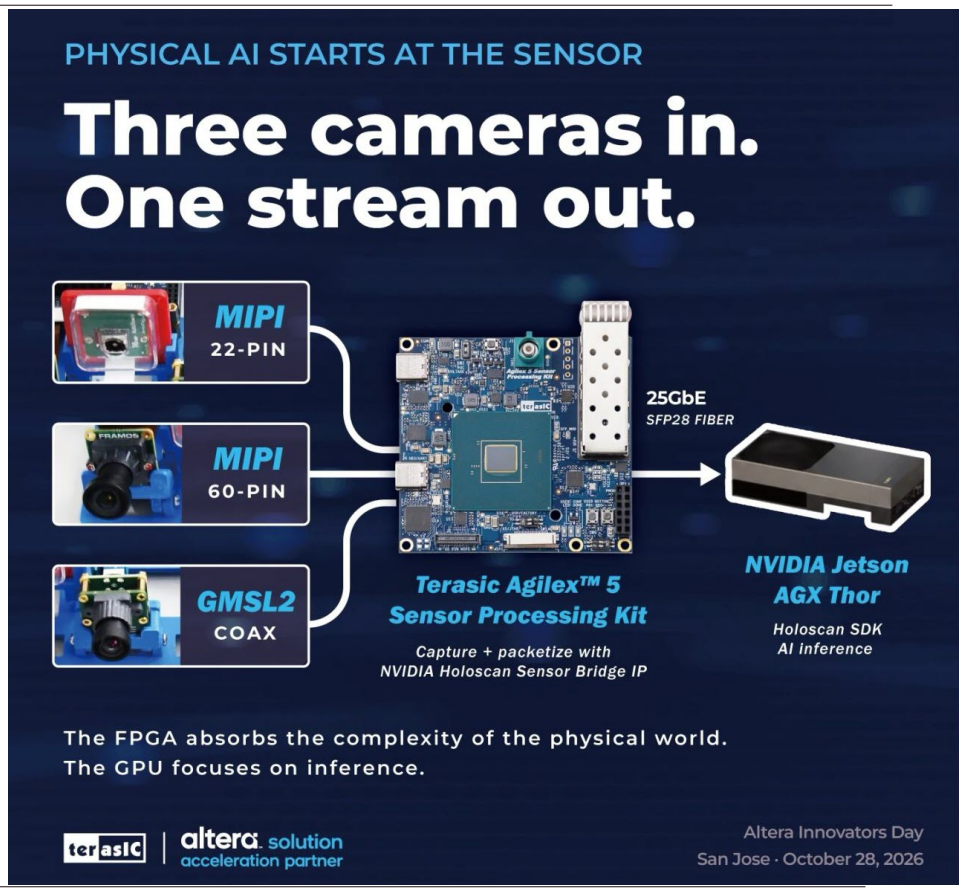


Terasic Agilex 5 Sensor Processing Kit 型番 P0847 立野電脳(株)から

Agilex 5 Sensor Processing Kit (A5SP)はNVIDIA Holoscan AI Computing システムに様々なセンサをブリッジするためのシンプルでコンパクトなTerasic製FPGAボード。FPGAは Altera® Agilex™ 5 A5ED013AB32AI2VCS 138kLE デバイス。 ホストとのI/Fは25Gb Ethernet(SFP+/SFP28)。センサー側は HSIOに接続された60pin,22pin MIPIコネクタと GMSL2 I/F(FAKRAコネクタ)、そしてHVIOに接続された2x6ピン PMODコネクタ。 NVIDIAのホストシステムとしては Jetson AGX Orin, AGX Thor, DGX Sparkなどを想定。別売のUSB PD対応電源でType-Cコネクタに +12Vを供給して動作。USB Blaster III機能がありPCとはJTAGで接続。 256Mbit QSPI Flash搭載。

25GigE カメラの試作など ほかの用途にもどうぞ





お問い合わせは 立野電脳(株) sales@dsp-tdi.com

terasIC
www.terasic.com
Tel: +886-3-5750880 | Fax: +886-3-5726690
sales@terasic.com | www.terasic.com

立野電脳 EXT営業部
E-mail : sales@dsp-tdi.com
〒198-0063 東京都青梅市梅郷5-955 TEL.0428-77-7000
URL https : //www.dsp-tdi.com/