

Cyclone V GX Starter Kit 開発、教育、入門用 FPGA ボード

Arduino ヘッダ、GPIO ヘッダ、HSMC、SMA(高速シリアル I/O)で様々な I/F を試せる FPGA ボード

Cyclone V GX Starter Kit(以下 C5G)は Cyclone V GX 搭載の Terasic 社 FPGA 評価、開発、教育、入門用ボード。もはや最新の QuartusII ではサポートされていない旧世代の DE0,DE1,DE2 ,DE2-70 などの後継機種としてもおすすめだが Arduino ヘッダを備えるなどユニークな機能で Cyclone V 世代ボードの中で隠れた人気製品となっている。

C5G はアルテラ **Cyclone V GX 5CGXFC5C6F27C7N** を搭載。 Cyclone V 世代は、旧世代の Cyclone IV からアーキテクチャが進化。ロジックアレイブロック(LAB)は ALM 構造で一部をメモリ(MLAB)として利用可能。演算が可変精度 DSP ブロックで浮動小数点演算まで効率よく実装できることや、ハードメモリコントローラを内蔵するなど多くの点で Cyclone IV,III,II 世代より高性能。28nm へのプロセス進化は前世代と比較して速度、電力、発熱の点で有利。立野電脳(株)ではこのほか、DE1-SoC,DE0-CV,SoCKit など 10 種類の Cyclone V ボードを出荷中。

Cyclone V GX Starter Kit 概要

* FPGA

Cyclone V GX
5CGXFC5C6F27C7N
77k LE ロジック
484Kbit 内部 RAM
6ch 3.125G 高速シリアル
6 PLL

* 外部 RAM

4Mbit SRAM
4Gbit LPDDR2

* Config 関係

EPCQ256 搭載
USB Blaster 機能
(JTAG&AS 対応)

* 通信

UART to USB

* 外部拡張

HSMC (2.5V,4ch TRCV)
2x20 GPIO
Arduino ヘッダ
(アナログピン含む)

SMA 4 個

1ch 3.125G TRCV
(SMA コネクタは未実装)

Micro SD ソケット
SPI / 4bit SD 用

* ビデオ出力

HDMI TX ポート

* オーディオ

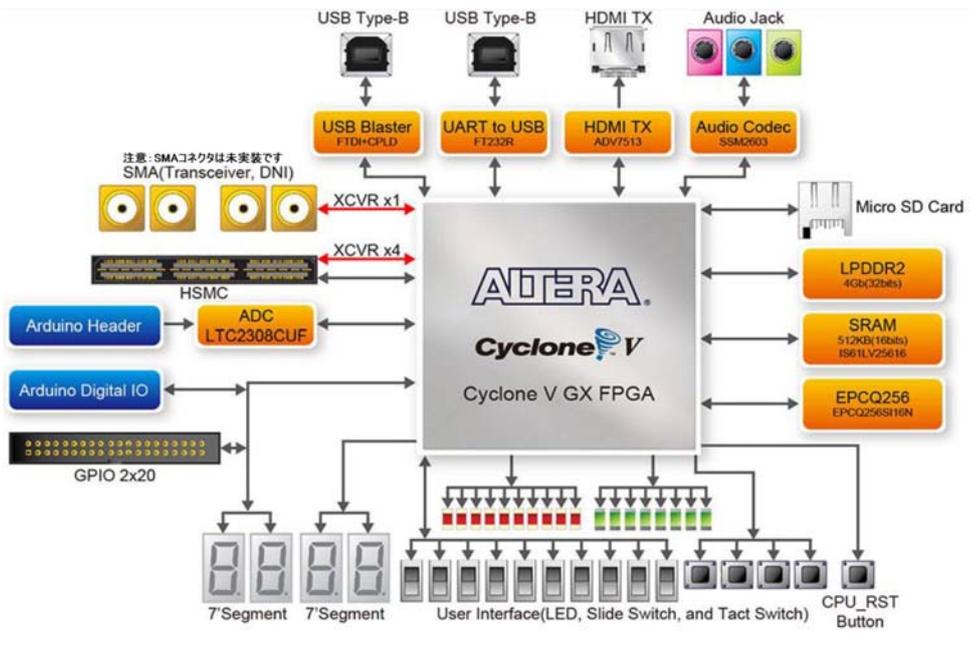
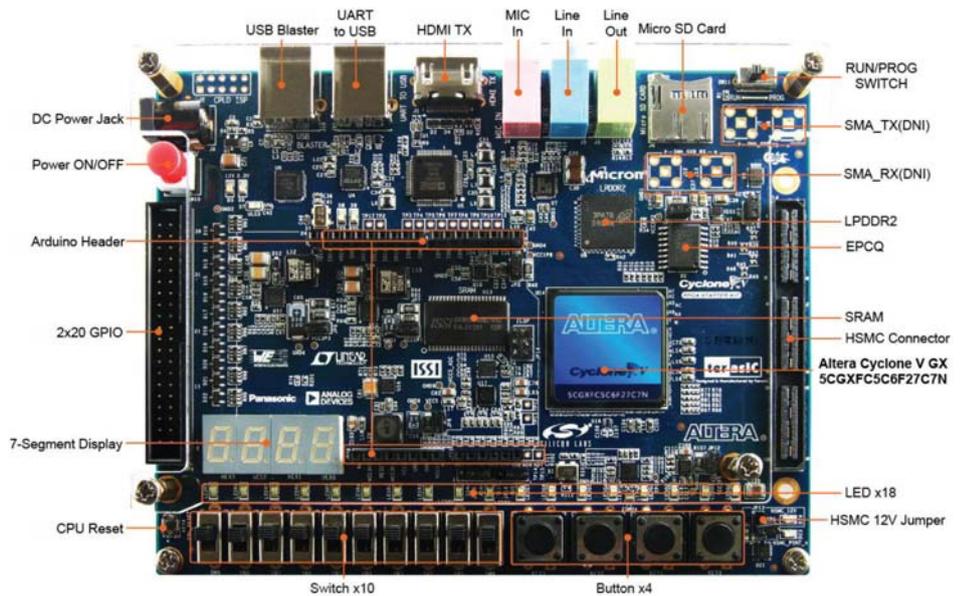
24bit codec

* SW,LED

10 スライドスイッチ
4 プッシュボタン
18 LED
4 7-セグメント LED

* AD

8ch(MUX) 12bit 500ksp/s
(LTC2308CUF)



Terasic Technologies 正規代理店
FPGA, DSP, BUS ツール各種取扱い

立野電脳株式会社 EXT 営業

各商標の権利は、それぞれの所有者に帰属します。このカタログの内容、製品仕様等は、予告なく変更される場合があります。1/5/2015 改訂

立野電脳 EXT営業部
E-mail : sales@dsp-tdi.com

〒198-0063 東京都青梅市梅郷5-955 TEL.0428-77-7000 FAX.0428-77-7010

URL <http://www.dsp-tdi.com/>