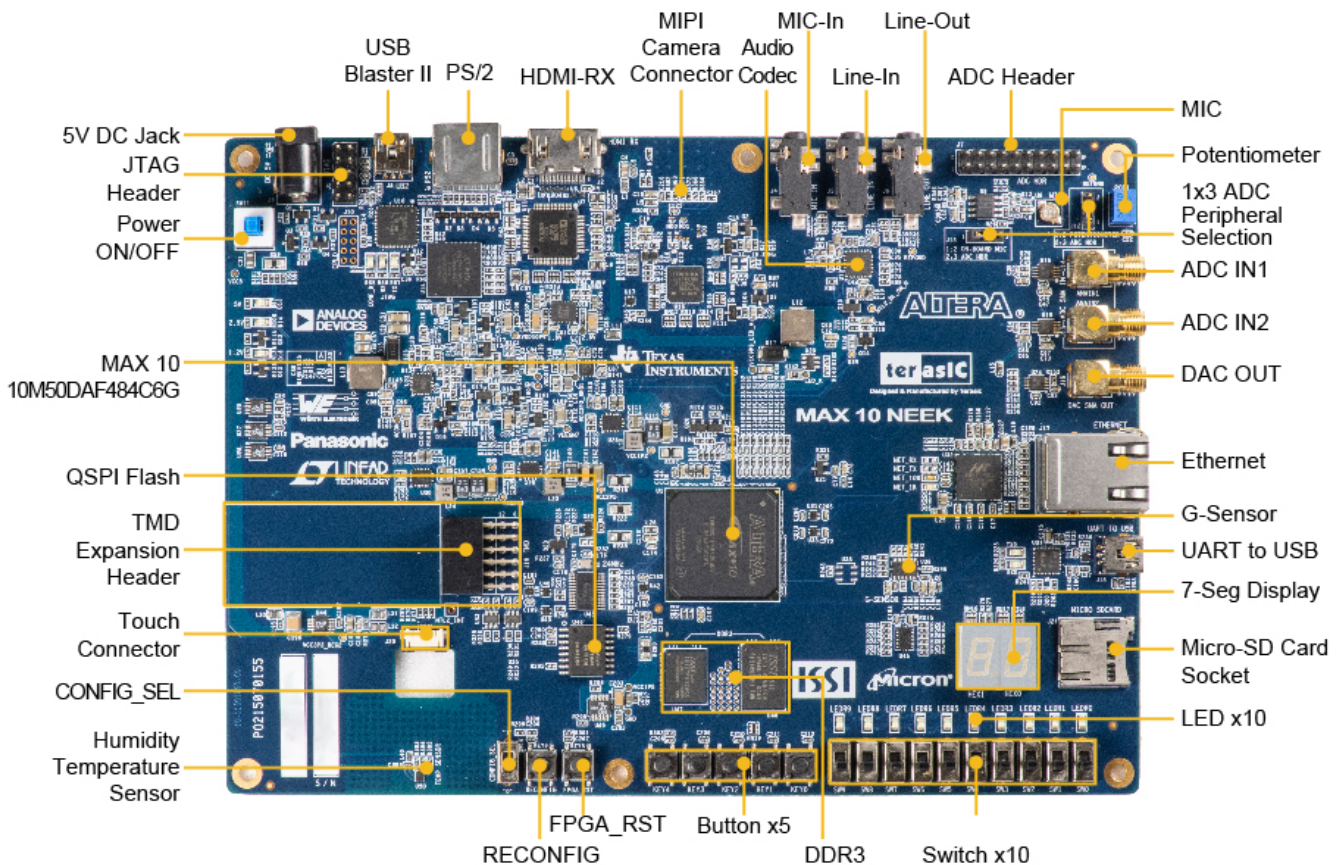


MAX10 NEEK - IOT で使える FPGA MAX10 をマスターしよう。

- アルテラ FPGA NEEK 最新版リリース -

Terasic代理店の立野電脳(株)は、2015年8月3日 Altera MAX10 搭載のMAX10 NEEKの販売を開始。NEEK(Nios II エンベデッド評価キット)としては7年前から販売しているCyclone IIIベースの製品がある。今回のmax10 NEEKは、不揮発性インテグレーションに革命をもたらした最新のMAX10 10M50DAF484C6G を搭載し、800x480のマルチタッチパネル液晶と8M画素カメラなどを備える。組込み向けデバイスとしてMAX10を利用するユーザーにすばやくいろいろな機能検証を行っていただき、MAX10を量産に採用いただくことが主目的のKitだが、教育その他用途にもおすすめできる。



* FPGAボード部概要 (Max 10 Plusとしてボードのみも販売中)

デバイス	MAX10 10M50DAF484C6G
LE数/メモリ/乗算器	LE 50K / 1,638Kbit M9K 5,888kbits flash / 144(18x18)
外部メモリ	64Mx16 1Gb DDR3, 128Mx8 1Gb DDR3, 512Mb QSPI Flash, MicroSDソケット
I/F, 端子など	RJ45 (with Gigabit PHY), UART to USB, PS/2, 2x6TMD(Terasic Mini Digital) 24bit Audio codec, HDMI入力, 8M camera入力, Mic, 800x480タッチパネル, SMA(A/D入力x2,D/A出力x1), スイッチ, LED,USB BlasterII相当機能 など
センサ	Humidity&Temperature, Light, Accelerometer, 電源監視



立野電脳

EXT営業部

E-mail : sales@dsp-tdi.com

〒198-0063 東京都青梅市梅郷5-955 TEL.0428-77-7000

Terasic Inc. 正規代理店

立野電脳株式会社 EXT営業

URL <https://www.dsp-tdi.com/>

各商標の権利は、それぞれの所有者に帰属します。このカタログの内容、製品仕様等は、予告なく変更される場合があります。10/19/20235改訂