

OpenCL (17.1) OpenVINO2019R1 対応 立野電脳(株)から Terasic 最新 FPGA ボード出荷開始
OSK-GT は高速な GT デバイスを搭載して PCIe Gen2 x4 をサポートします。

OSK-GT OpenVINO Starter Kit FPGA 開発ボード

Arduino ヘッダ、GPIO ヘッダ、PCI Express バス、UART、SMA で様々な I/F を試せる FPGA ボード

6.144G トランシーバ搭載 Cyclone V GT 最大規模 301K LE の 5CGTFD9D5F27C7N を搭載した PCI Express 型ボード。外部電源を接続することでスタンドアロンボードとしても使える。Arduino シールドや Terasic 標準 GPIO に接続できる各種デバイスを、低レイテンシで高速な Gen2 PCIe バスを介して PC に入出力できるブリッジボードとして重宝する。しかも低価格ボードでありながら OpenCL の BSP が用意されている。Arria10 でも Stratix10 でも PCIe Gen4 でもないけど妙にバランスのとれたこのボードで最新の開発手法をマスターしよう。

***FPGA**

- Cyclone V GT
- 5CGTFD9D5F27C7N
- 301K LE ロジック
- 13,917 Kbit 内部 RAM
- 9ch 6.144G 高速シリアル
- 2 Hard メモリコントローラ
- 8 PLL
- 1717 18x19 乗算器
- 342 可変精度 DSP ブロック

***外部 RAM**

- 64MB(x16) SDRAM
- 1GB(x32) DDR3

***Config 関係**

- EPCQ256 搭載
- USB BlasterII 機能 (JTAG&AS 対応)

***通信**

- UART to USB(Mini-B)
- PCIe Gen2 x4 まで

***外部拡張**

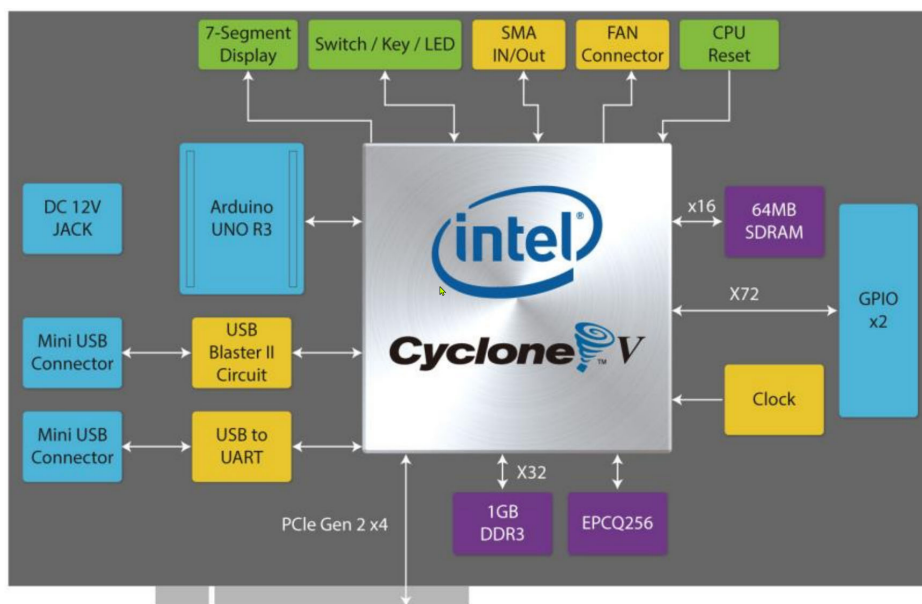
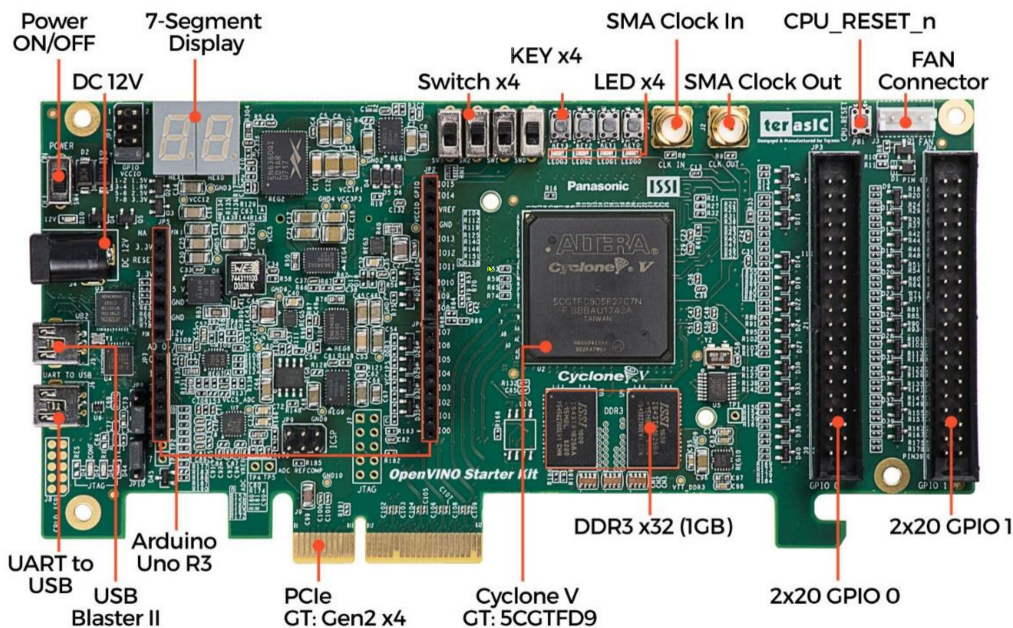
- 2x40 GPIO
- Arduino ヘッダ (アナログピン含む)
- SMA 2 個
- 3.3V IN/OUT

***SW,LED**

- 4 スライドスイッチ
- 4 プッシュボタン
- 1 RESET ボタン
- 4 LED
- 2 7-セグメント LED

***AD**

- 12bit 500ksp/s (LTC2308CUF)



Terasic 正規代理店

FPGA, DSP, BUS ツール各種取扱い

立野電脳株式会社 EXT 営業

各商標の権利は、それぞれの所有者に帰属します。このカタログの内容、製品仕様等は、予告なく変更される場合があります。12/18/2019

立野電脳 EXT営業部
E-mail : sales@dsp-tdi.com
〒198-0063 東京都青梅市梅郷5-955 TEL.0428-77-7000

URL <http://www.dsp-tdi.com/>