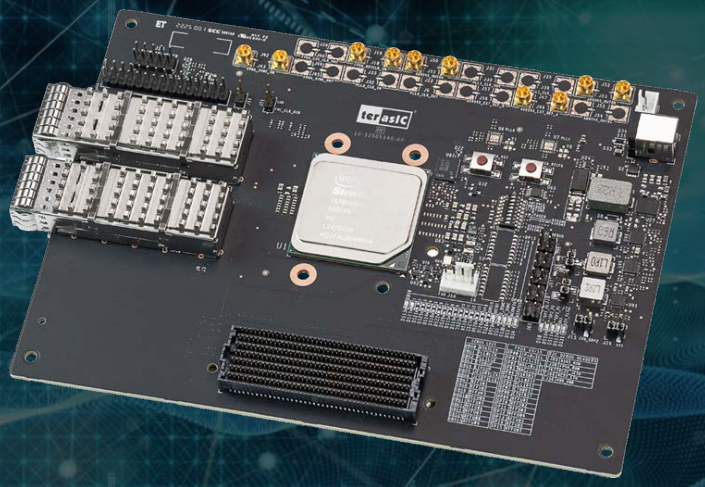
terasIC
www.terasic.com

S10-Holoscan

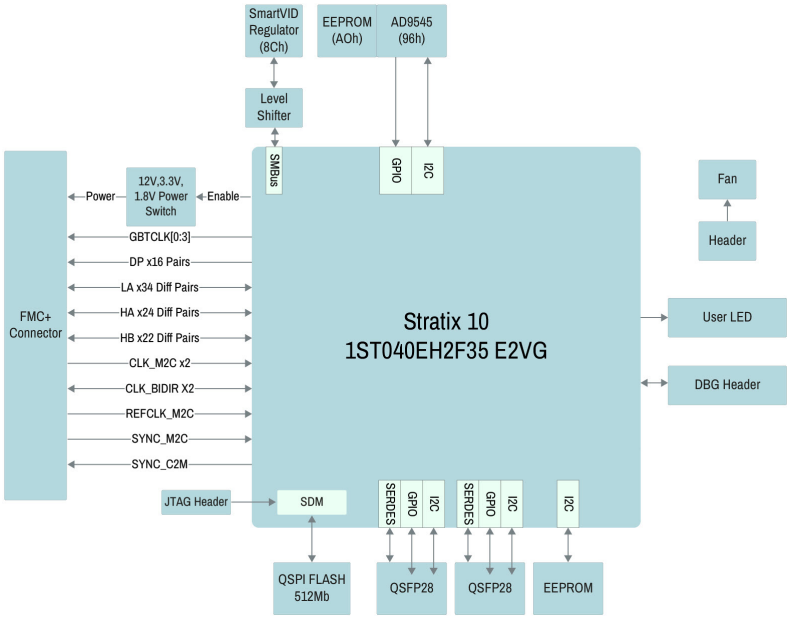
Stratix 10 Sensor Processing Kit

Real－time streaming of sensor data
to NVIDIA GPU as HSB.



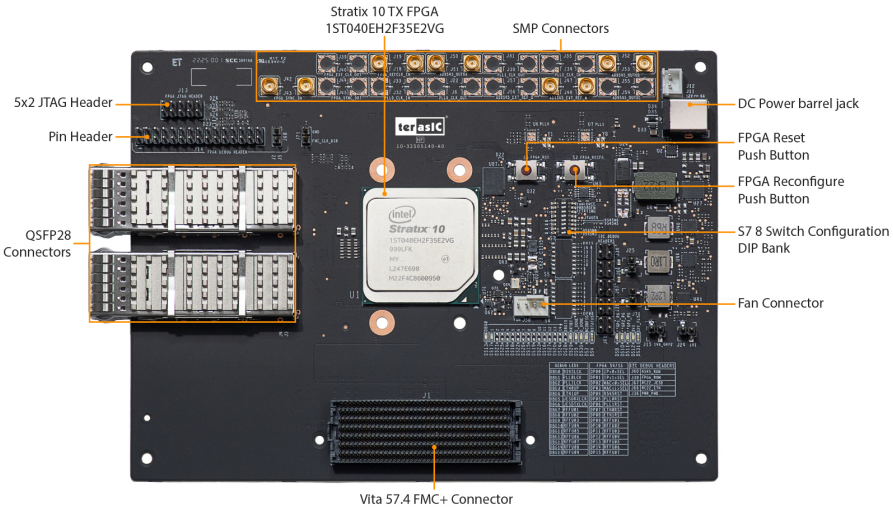
Terasicの Stratix 10 Sensor Processing Kit は、Altera®のStratix® 10 TXを搭載したFPGAボードです。378kLEと30Mbit内部RAM、高速トランシーバ 搭載のFPGAで FMC+ とDual QSFP28 間をブリッジする構成です。NVIDIAの定めるHoloscan エコシステム で、外部のセンサーなどの機器とGPUシステム間をインターフェースするHoloscan Sensor Bridge (HSB) に適しています。HSB100G といえば Terasicの S10-Holoscan P0817

S10−Holoscan P0817 ブロック図、基板概要



ボード概要

S10-Holoscan ボードは外部RAMやPCと直接I/Fするポートがない、とてもシンプルなボードです。
FPGA: 1ST040EH2F35E2VG Altera Stratix 10 TX
LE: 378kLE
RAM: 30Mbit(M20k),2Mbit(MLAB)
乗算器: 1296 (18x19)
XCVR: 24
ROM: 512Mbit QSPI ,EEPROMs
I/F
FMC+: VITA™ 57.4 FMC+
(Total 80 diff. pairs+Misc. , 16 XCVR,4clock)
QSFP28: 2 (100Gbps x2)
SMP: for clocks
その他: JTAG 10pin header, 2 LED, 2 SW,DIP SW, 16pin FPGA DBG Header, I2C DBG Headers, Fan Header
サイズ:
電源: 12V barrel jack



Terasic Inc. 正規代理店
立野電脳株式会社 EXT営業
Agilex,Stratix,Arria,Cyclone FPGAボード、
拡張ボード等販売中

立野電脳 EXT営業部
E-mail : sales@dsp-tdi.com
〒198-0063 東京都青梅市梅郷5-955 TEL.0428-77-7000
URL https : //www.dsp-tdi.com/

各商標の権利はそれぞれの所有者に帰属します。このカタログは予告なく変更される場合があります。10/3/2025